

**DxO Labs** ([www.dxo.com](http://www.dxo.com)), groupe spécialisé dans les technologies de génération ou d'amélioration de l'image numérique, développe et commercialise des solutions innovantes destinées aux industries de la photographie, des semi-conducteurs et de la téléphonie mobile.

DxO concède sous licence ses technologies principalement auprès des grands acteurs de l'industrie des semi-conducteurs.

Les domaines d'expertise de DxO couvrent le **développement d'algorithmes innovants** de traitement d'images, **la mesure et le diagnostic de systèmes d'acquisition d'images numériques** ainsi que le **design de nouveaux systèmes embarqués**, la **conception d'optiques non conventionnelles** et l'intégration et l'optimisation de traitements autorisant des performances inédites.

### Missions principales du poste

Au sein du département "Embedded Imaging", en étroite relation avec l'équipe design et en coordination avec l'équipe intégration système, vous aurez pour mission de définir des stratégies de testabilité, et de développer des bancs de tests dans le cadre du développement de hardwares spécifiques destinés à l'amélioration de la qualité d'image pour téléphones portables.

Vous mènerez l'ensemble de ces activités sous la responsabilité du responsable Validation Hardware du département "Embedded Imaging" et reporterez directement au coordinateur Hardware.

### Profil :

- Vous avez une formation ingénieur ou troisième cycle en micro-électronique et/ou en systèmes embarqués.
- Vous avez une expérience de 2 à 3 ans en développement et validation d'IP RTL.
- Vous maîtrisez un langage de modélisation hardware (Vhdl ou Verilog) et vous êtes familier avec les méthodes de vérification fonctionnelle et de couverture de code.
- Vous maîtrisez les notions de « design re-use », de plans de tests, de designs et tests paramétrables.
- Vous maîtrisez un outil de gestion de configuration type SVN, le langage C/C++ et un ou plusieurs langage de scripts (bash / sh / perl / python / Tcl), et la méthodologie objet.
- Vous maîtrisez l'environnement Linux. Une expérience de développement sur plateforme fpga est un atout supplémentaire.
- Anglais technique obligatoire

### Durée et lieu :

CDI basé à Montigny le Bretonneux (78).

Merci de transmettre vos dossiers de candidatures (lettre et cv) à [recruit0813@dxo.com](mailto:recruit0813@dxo.com)